

## **Tárgytematika**

### **ASIC tervezés**

**NGB\_AU029\_2**

**Tárgyfelelős neve:** dr. Hidvégi Timót

**Félév:** 2014/15/1

**Beszámolási forma:** Vizsga

**Tárgy heti óraszám:** 2/1/1

**Tárgy féléves óraszám:** 0/0/0

---

### **OKTATÁS CÉLJA**

Az oktatás célja, hogy a hallgatók készségszintű tudást szerezzenek a programozható logikák használata terén. Ezért a kétféléves tantárgy első szemeszterében a hallgatók megtanulják az alapokat, illetve a második félévben pedig önállóan oldanak meg (és dokumentálják) a feladatot.

A feladatot megoldása során kötelező a konzultáció, illetve a félév során egyszer ZH-t is írnak.

---

### **TANTÁRGY TARTALMA**

FPGA, CPLD programozás VHDL nyelven.

FPGA-ban megvalósítható mikrokontrollerek, illetve egyéb architektúrák, IP-k

---

### **SZÁMONKÉRÉSI ÉS ÉRTÉKELÉSI RENDSZERE**

Féléves házi feladat önálló megoldása, illetve a ZH eredménye minimum elégséges legyen. Ekkor adható vizsgajegy, amelynek az értékét a ZH és a féléves feladat eredményei adják.

---

### **KÖTELEZŐ IRODALOM**

1. [www.xilinx.com](http://www.xilinx.com)
2. kiadott elektronikus segédletek