

Tárgytematika / Course Description

Számítógép-architektúrák

LGM_TA009_1

Tárgyfelelős neve /

Teacher's name: Derka István

Félév / Semester: 2015/16/2

Beszámolási forma /

Assesment: Vizsga

Tárgy heti óraszám /

Teaching hours(week): 0/0/0

Tárgy féléves óraszám /

Teaching hours(sem.): 12/12/0

OKTATÁS CÉLJA / AIM OF THE COURSE

A tárgy célja:

megismertetni a hallgatókat a számítógépek fejlődésével, különböző CPU-és memória architektúrákkal, valamint áttekintést adni a számítógépekben és az azokhoz csatlakoztatott legjellemzőbb perifériák működési elvével.

TANTÁRGY TARTALMA / DESCRIPTION

Tananyag tartalma:

Számítógépek fejlődése és a Neumann-elv. CPU-k felépítése, utasítás végrehajtás. RISC és CISC CPU-k. Utasítás és processzorszintű párhuzamosság. Memóriaarchitektúra, hibajavítás. Perifériák.

SZÁMONKÉRÉSI ÉS ÉRTÉKELÉSI RENDSZERE / ASSESSMENT'S METHOD

Számonkérés:

Félévközi számonkérés - az utolsó konzultáción egy zh megírása, melynek eredményétől függően (4-es vagy 5-ös) megajánlott vizsgajegy lehet szerezni. Amennyiben a megajánlott jegy feltételei nem teljesülnek, úgy a vizsgaidőszakban szóbeli vizsga teljesítésével zárul.

KÖTELEZŐ IRODALOM / OBLIGATORY MATERIAL

Kötelező irodalom:

Andrew S. Tanenbaum: Számítógép-architektúrák (2. átdolgozott, bővített kiadás). Panem Kiadó, Budapest, 2006.

Az ajánlott irodalom a tárgy oldalán (www.tilb.sze.hu) található óravázlatok, segédletek formájában.