

Tárgytematika / Course Description

ASIC tervezés

LGB_AU029_2

Tárgyfelelős neve /

Teacher's name: dr. Hidvégi Timót

Félév / Semester: 2016/17/1

Beszámolási forma /

Assesment: Vizsga

Tárgy heti óraszám /

Teaching hours(week): 0/0/0

Tárgy féléves óraszám /

Teaching hours(sem.): 12/0/0

OKTATÁS CÉLJA / AIM OF THE COURSE

Az oktatás célja, hogy a hallgatók készségszintű tudást szerezzenek a programozható logikák használata terén. Ezért a kétféléves tantárgy első szemeszterében a hallgatók megtanulják az alapokat, illetve a második félévben ezt tovább mélyítjük közös feladatmegoldásokkal, illetve új ismeretanyaggal.

TANTÁRGY TARTALMA / DESCRIPTION

1. FPGA,
2. CPLD programozás VHDL nyelven.
3. FPGA-ban megvalósítható mikrokontrollerek, illetve egyéb architektúrák, IP-

SZÁMONKÉRÉSI ÉS ÉRTÉKELÉSI RENDSZERE / ASSESSMENT'S METHOD

Féléves házi feladat önálló megoldása, illetve a ZH eredménye minimum elégséges legyen. Ekkor adható vizsgajegy, amelynek az értékét a ZH és a féléves feladat eredményei adják.

KÖTELEZŐ IRODALOM / OBLIGATORY MATERIAL

1. www.xilinx.com
2. kiadott elektronikus segédletek