

Tárgytematika

ASIC tervezés

LGB_AU029_2

Tárgyfelelős neve: dr. Hidvégi Timót

Félév: 2014/15/1

Beszámolási forma: Vizsga

Tárgy heti óraszám: 0/0/0

Tárgy féléves óraszám: 12/0/0

OKTATÁS CÉLJA

Az oktatás célja, hogy a hallgatók készségszintű tudást szerezzenek a programozható logikák használata terén. Ezért a kétféléves tantárgy első szemeszterében a hallgatók megtanulják az alapokat, illetve a második félévben ezt tovább mélyítjük közös feladatmegoldásokkal, illetve új ismeretanyaggal.

TANTÁRGY TARTALMA

1. FPGA,
 2. CPLD programozás VHDL nyelven.
 3. FPGA-ban megvalósítható mikrokontrollerek, illetve egyéb architektúrák, IP-
-

SZÁMONKÉRÉSI ÉS ÉRTÉKELÉSI RENDSZERE

Féléves házi feladat önálló megoldása, illetve a ZH eredménye minimum elégséges legyen. Ekkor adható vizsgajegy, amelynek az értékét a ZH és a féléves feladat eredményei adják.

KÖTELEZŐ IRODALOM

1. www.xilinx.com
2. kiadott elektronikus segédletek