

## **Tárgytematika**

### **ASIC tervezés**

**LGB\_AU029\_2**

**Tárgyfelelős neve:** dr. Hidvégi Timót

**Félév:** 2013/14/1

**Beszámolási forma:** Vizsga

**Tárgy heti óraszám:** 0/0/0

**Tárgy féléves óraszám:** 12/0/0

---

### **OKTATÁS CÉLJA**

Az oktatás célja, hogy a hallgatók készségszintű tudást szerezzenek a programozható logikák használata terén. Ezért a kétféléves tantárgy első szemeszterében a hallgatók megtanulják az alapokat, illetve a második félévben ezt tovább mélyítjük közös feladatmegoldásokkal, illetve új ismeretanyaggal.

---

### **TANTÁRGY TARTALMA**

FPGA, CPLD programozás VHDL nyelven.  
FPGA-ban megvalósítható mikrokontrollerek, illetve egyéb architektúrák, IP-

---

### **SZÁMONKÉRÉSI ÉS ÉRTÉKELÉSI RENDSZERE**

Vizsga, illetve adható megajánlott jegy.

---

### **KÖTELEZŐ IRODALOM**

Kiadott elektronikus segédletek.